

FPGA基板で始める

画像処理回路入門

Part2

本誌2007年7月号付属FPGA(Spartan-3E)基板を使って、VGAディスプレイ出力回路やTFT液晶表示回路、デジタル・カメラ・モジュールのインターフェース回路を設計します。まず、画像処理をするための道具立てとして必要な、カメラ、画像処理回路、表示装置のインターフェースを作ります。それから、取り込んだ画像を表示させます。

第1章

208ピンFPGA+画像フレーム・メモリ基板、ADuC7026インターフェース回路で構成した

画像フレーム・メモリとFPGAを使った画像処理プラットフォーム

江崎雅康

第2章

FPGAにマイクロプロセッサを接続して制御能力を高める

ADuC7026インターフェース回路の設計

江崎雅康

第3章

FPGAで動かすレトロ調ゲーム

ブロック崩しゲームの製作

江崎雅康，岩田正雄

第4章

FPGA，高速SRAM，SH-2，画像ベースボードを活用した

フレーム・メモリを備えた画像処理回路の設計

江崎雅康

